**银河风云2017届校园招聘简章**

1. **招聘基本信息**

招聘公司：深圳市银河风云网络系统股份有限公司

招聘对象：2017届本科、硕士、博士毕业生

招聘时间：

招聘地点：

招聘流程：接收简历→笔试→面试→复试→录用。

联系人：唐小姐、陈小姐

联系电话：18080077302（座机）、18080077352（座机）

联系邮箱：cdhr@galaxywind.com

网 址：www.galaxywind.com www.szforward.com

1. **基本要求**

欢迎具有正能量、乐沟通、勤思考、善合作、爱学习的伙伴加入银河风云。

1. **薪酬福利**

年薪：8万/年--16万/年。

股权激励：股份公司对骨干员工实行股权激励。

社会保险：公司在员工入职当月为其购买养老保险、医疗保险、生育保险、工伤保险、失业保险。

公积金：公司在员工入职当月为其购买住房公积金。

休假：享受国家法定节假日及带薪假（年假、婚假、产假、陪产假等）。

活动基金：每月为员工提供固定金额的活动经费，并组织各类旅游、运动项目。

健康检查：每年免费为员工安排身体健康检查。

其他福利：公司为每位员工提供午餐补贴，传统节日提供礼金或礼品等。

其他方面：园林式的办公楼环境，舒适宽敞的办公条件，简单融洽的工作氛围，平等开放的沟通平台，平易近人的导师团队。

1. **招聘岗位总览**

|  |  |  |  |
| --- | --- | --- | --- |
| **序号** | **岗位名称** | **工作地点** | **招聘人数** |
| 1 | 软件开发工程师 | 成都、长沙 | 13 |
| 2 | FPGA工程师一 | 成都 | 5 |
| 3 | FPGA工程师二 | 长沙、成都 | 2 |
| 4 | IC设计工程师 | 长沙、成都 | 3 |
| 5 | 协议/软件开发工程师 | 长沙、成都 | 2 |
| 6 | IC验证工程师 | 长沙、成都 | 3 |
| 7 | 测试执行工程师 | 成都 | 3 |
|  | 合计 |  | 31 |

1. **岗位描述**
* **软件开发工程师**

**岗位职责：**

数通设备、智能家居嵌入式设备的软件设计与开发。

**任职资格：**

1. 计算机、通信工程或相关专业本科以上学历；
2. 扎实的编程基础，熟悉C语言程序开发；
3. 积极进取，具有较强责任感及良好的学习能力；
4. 能够熟练阅读和理解英文资料；
5. 良好的团队合作意识，能承受较大压力；
6. 有以下技能者优先：熟悉TCP/IP协议、熟悉L2/L3转发逻辑、熟悉Linux环境下

应用开发。

* **FPGA工程师一**

**岗位职责：**

通信类产品逻辑电路设计、验证等相关工作。

**任职资格：**

1.通信、电子信息工程类相关专业本科及以上学历；

2.扎实掌握数字逻辑电路基础知识、基本技能；

3.熟悉通信与信号处理相关专业知识；

4.有一定的可编程逻辑设计基础知识和基本技能。

* **FPGA工程师二**

**岗位职责：**

1.从事ASIC项目的FPGA仿真验证；

2.规划和搭建FPGA原型系统；

3.配合软件测试人员调试系统。

**任职资格：**

1. 计算机或微电子专业本科及以上学历；

2.具有ASIC或者FPGA验证经验， 熟练掌握VHDL/Verilog语言编程；

3.熟悉XILINX/Altera FPGA内部结构， 熟悉相关开发工具和流程；

4.熟悉XILINX Vertex器件特性、高速Serdes、PCIe, 以太网等高速互连接口实现；

5.对时序约束、区域约束等有一定的经验，具有系统验证和调试经验，能够根据设计目标确定仿真验证和调试测试方案。

* **IC设计工程师**

**岗位职责：**

1.参与芯片架构设计和代码实现，参与需求分析，系统划分和模块设计；

2.制定芯片的设计文档，编写各类模块设计文档。

**任职资格：**

1.计算机或微电子专业本科及以上学历；

 2.熟悉计算机体系结构、芯片设计方法学；

3.熟悉verilog语言和ASIC设计流程；

4.熟悉综合、PTA设计流程；

5.熟悉以太网、PCIE等协议者优先。

* **协议/软件开发工程师**

**岗位职责：**

1.参与产品的架构设计、协议设计和验证，参与需求分析，系统划分和模块设计；

2.设计网络、IO系统SDK、Firmware、Driver、管理软件等；

3.参与芯片、产品的协议算法的验证和测试。

**任职资格：**

1.计算机或通讯专业本科及以上学历；

2.熟悉计算机体系结构，熟悉网络、互连IO协议以及交换架构（以太网、Infiniband，PCIE，RDMA， FC等）；

3.熟悉Linux操作系统内核，熟悉CPU体系结构，熟悉C语言、C++语言、verilog语言之一。

* **IC验证工程师**

**岗位职责：**

1.芯片验证，搭建通用验证平台，制定和执行验证计划；

2.基于verilog/sv/UVM搭建芯片系统级和模块级的验证平台；

3.根据芯片的系统设计文档，制定芯片的验证计划，编写相关文档。

**任职资格：**

1.计算机、微电子或通信专业本科及以上学历；

2.熟悉 verilog / system verilog 和脚本语言（Python，Perl，Shell，TCL 等）；

3.对VMM/OVM/UVM 等验证方法学有一定的理解，搭建芯片模块和系统级验证平台；

4.熟悉VCS,NC-Verilog,modelSim等主流EDA仿真工具。

* **测试执行工程师**

**岗位职责：**

1.执行测试用例，提交bug，书写测试报告；

2.提出测试用例修改建议；

3.配合开发调试。

**任职资格：**

1.计算机或相关专业本科以上学历；

2.了解TCP/IP；

3.了解边界值、等价类等黑盒测试用例设计方法；

4.能阅读英文技术资料。